

## 概要

CL12512IP340は3-チャンネルのmini-LVDS直列データを24ビット(各8ビット計24ビットのRGBデータ)のLVCMOS 並列データへデータ復元する高速レシーバです。CL12512IP340 レシーバはバス幅が広く高速なCMOS インターフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

## 特徴

- 入力クロック周波数 80MHz~340MHz (max: 448MHz)  
入力データ伝送レート 160Mbps~680Mbps (max: 896Mbps)
- 出力クロック周波数 20MHz~85MHz (112MHz) 対応
- 3.3V (Option : 2.5 / 2.8V) 電源 (Option : 1 / 1.2 / 1.5 / 1.8V ロジック部 / レベルシフタ)
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブル。コネクタを小型化可能
- 消費電源を低減するパワー・ダウンモード
- mini-LVDS 方式

## ブロック図

