

概要

CL12492IP270 は、最高 QXGA までの解像度を持つフラット・パネル・ディスプレイとホストマシンの間で、デュアルピクセルでのデータ伝送をサポートするレシーバです。高速な 10 ペアの LVDS(低電圧差動信号)直列データを 60 ビットの LVCMOS 並列データ(30 ビット・カラーの 2 ピクセル分)に復元します。また、制御信号(HSYNC, VSYNC, DE)をブランキング期間中に伝送します。CL12492IP270 レシーバはバス幅が広く高速な CMOS インタフェースで問題となっている EMI やケーブルサイズを解決するには理想的です。

特徴

- クロック周波数 20MHz~270MHz 対応
- 3.3V (Option : 2.8V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部/レベルシフタ)
- クロック・エッジ・プログラマブル
- デュアル・リンク、シングル・リンクをサポート
- RGB 18 / 24 / 30 ビットをサポート
- VGA, SVGA, XGA, SXGA, UXGA, QXGA の高解像度をサポート
- バス幅の低減によりケーブル、コネクタを小型化可能
- PLL 外付け部品内蔵
- 消費電源を低減するパワー・ダウンモード
- 全ての差動入力にフェイル・セーフ機能をサポート

ブロック図
