

概要

CL12464IP135は4チャンネルのLVDS 直列データを28ビット(24ビットのRGBデータとLCDタイミング・制御信号[HSYNC, VSYNC, DE, Controlの4ビット)のLVCMOS 並列データへデータ復元する高速レシーバです。CL12464IP135は、ピン入力(R_F)により立上りまたは立下りエッジを選択できるようなクロック・エッジ・プログラマブルを採用しています。CL12464IP135レシーバはバス幅が広く高速なCMOSインタフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

特徴

- 入力クロック周波数 20MHz~135MHz 入力データ伝送レート 140Mbps~945Mbps
- 出力クロック周波数 20MHz~135MHz 対応
- 3.3V (Option : 2.8V) 電源 (Option : 1.0 / 1.2 / 1.8V ロジック部/レベルシフタ)
- クロック・エッジ・プログラマブル
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブル。コネクタを小型化可能
- PLL 外付け部品内蔵
- 消費電源を低減するパワー・ダウンモード
- 低EMIを実現する345mV 差動信号振幅入力
- 全ての差動入力にフェイル・セーフ機能をサポート

ブロック図

