

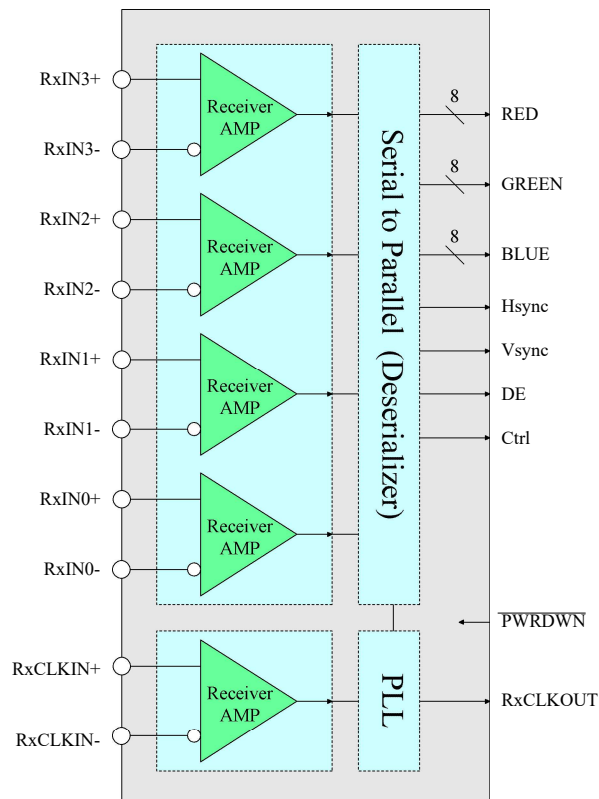
## 概要

CL12464FFは4-チャンネルのLVDS直列データを28ビット(24ビットのRGBデータとLCDタイミング・制御信号[HSYNC, VSYNC, DE, Controlの4ビット)のLVCMOS並列データへデータ復元する高速レシーバです。出力は立下りエッジ・クロックです。CL12464FFレシーバはバス幅が広く高速なLVCMOSインタフェースで問題となっているEMIやケーブルサイズを解決するには理想的です。

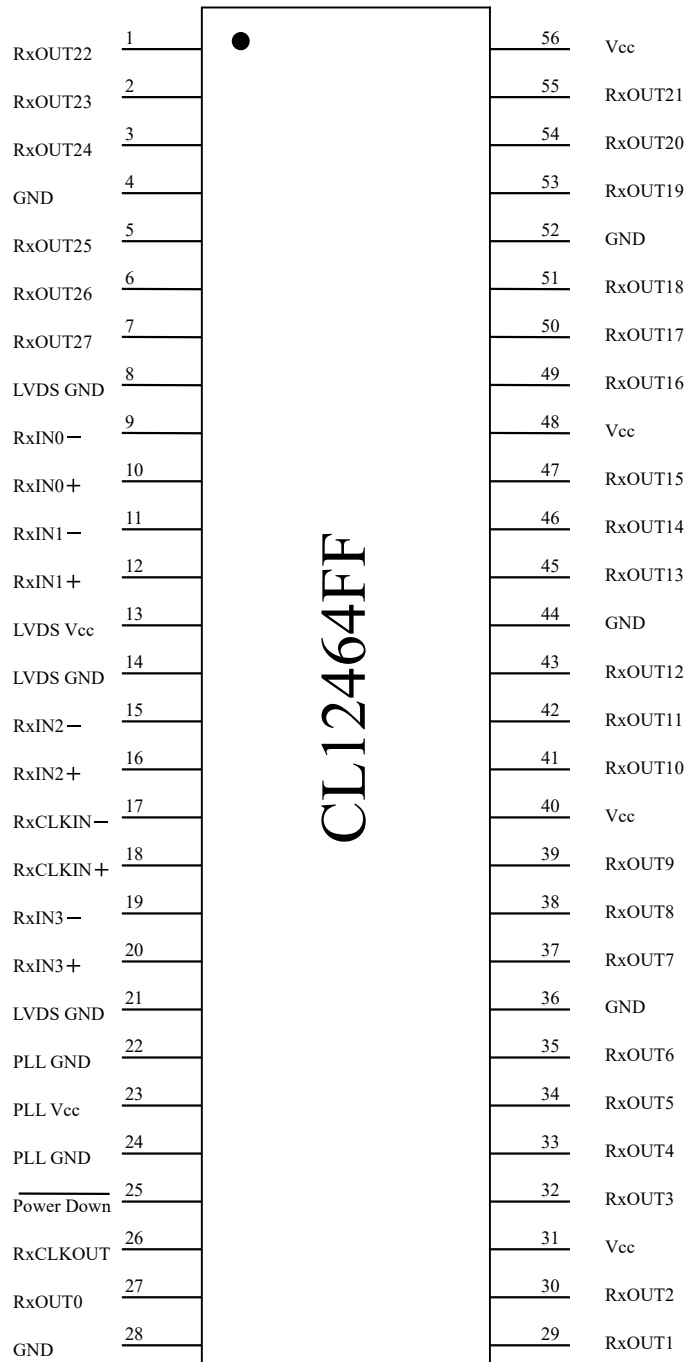
## 特徴

- 入力クロック周波数 20MHz~85MHz 入力データ伝送レート 140Mbps~595Mbps
- 出力クロック周波数 20MHz~85MHz 対応
- 3.3V 単一電源
- 立下りエッジ・データ・ストロブ・レシーバ
- VGA, SVGA, XGA, SXGA, SXGA 以上の高解像度をサポート
- バス幅の低減によりケーブル。コネクタを小型化可能
- PLL 外付け部品内蔵
- 消費電源を低減するパワー・ダウンモード
- 低EMIを実現する345mV 差動信号振幅入力
- 全ての差動入力にフェイル・セーフ機能をサポート
- 高密度実装を可能にする56ピンTSSOPパッケージ
- NS社製DS90C384/386, Thine社製THC63LVDF84Bピン互換

## ブロック図



端子配列



**端子説明**

端子名称	端子数	I/O	端子機能
RxOUT	28	OUT	LVC MOS データ出力
RxIN+	4	IN	正相 LVDS 差動データ入力
RxIN-	4	IN	逆相 LVDS 差動データ入力
RxCLKOUT	1	OUT	LVC MOS レベル クロック出力
RxCLKIN+	1	IN	正相 LVDS 差動クロック入力
RxCLKIN-	1	IN	逆相 LVDS 差動クロック入力
Power Down	1	IN	H: ノーマル動作 L: パワーダウン(全出力ハイインピーダンス)
Vcc / GND	3/5	IN	電源/グラウンド LVC MOS 出力用
PLL Vcc / PLL GND	1/2	IN	電源/グラウンド PLL 用
LVDS Vcc / LVDS GND	2/4	IN	電源/グラウンド LVDS 入力用