

概要

CL11002IP1200 は LVDS レシーバアンプで高いデータ伝送を低消費電力で実現するアプリケーションに最適です。CL11002IP1200 は低電圧差動信号(LVDS)技術を採用し最大 1.2Gbps のデータ伝送をサポートします。CL11002IP1200 は低電圧 (345mV:標準) の差動信号を受信し LVCMOS レベルに変換します。

特徴

- 最大 1.2Gbps の転送レート
- 3.3V (Option : 2.8V) 単一電源 (Option : 1.0 / 1.2 / 1.8V ロジック部/レベルシフタ)
- TIA/EIA-644 および IEEE 1596.3 準拠
- 消費電源を低減するパワー・ダウンモード
- 全ての差動入力にフェイル・セーフ機能をサポート

ブロック図

